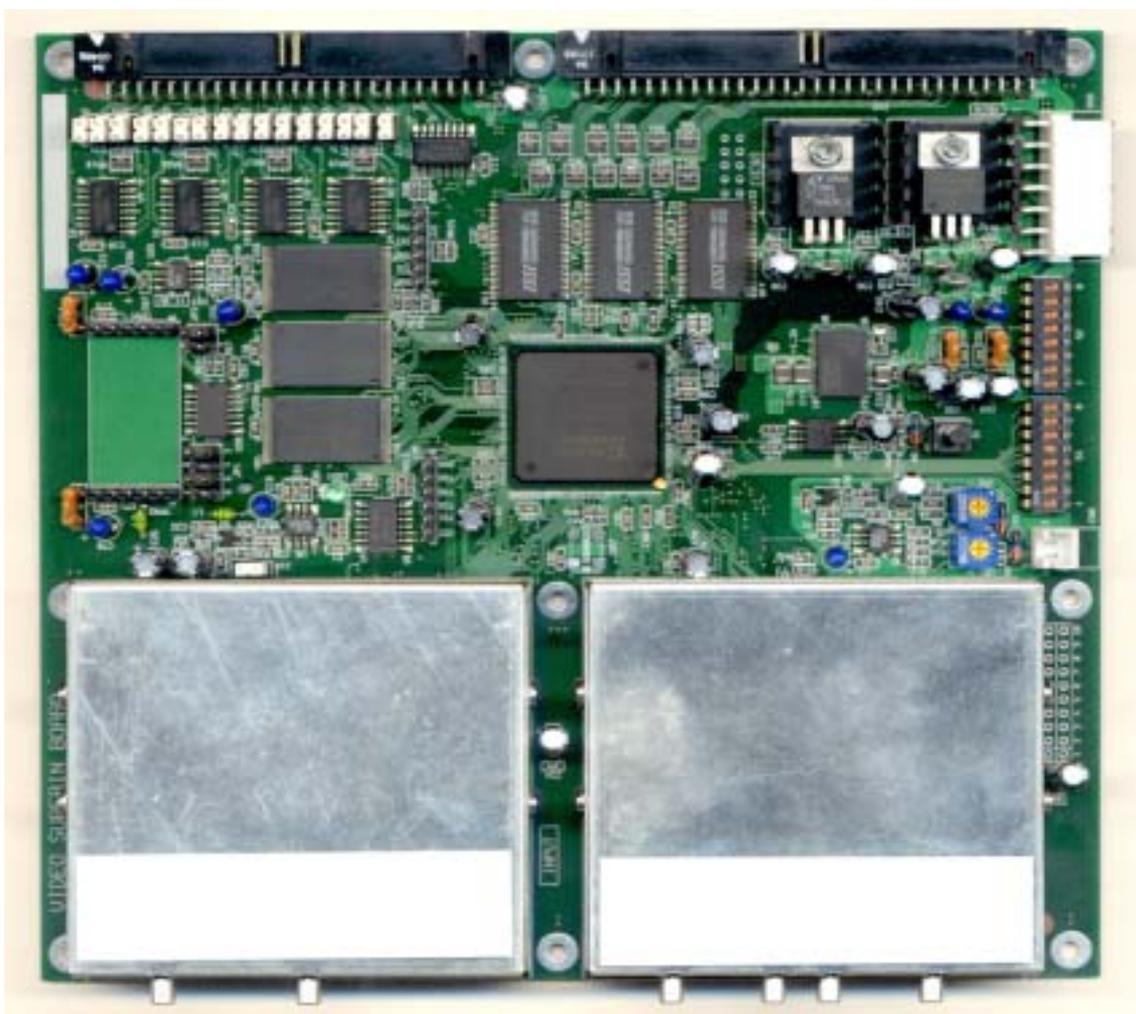


**新製品**

## 画像処理実験/製品化用！HDSDI入出力画像ボード IH4000



### 製品概要

本ボードはHDSDIの入出力と2つのフラッシュメモリ（32Mbit）及び3つのSRAMメモリ（16Mbit）がFPGAに直接接続されています。それらをリソースとした画像保存や画像処理、キャラクタ合成など自由にハード構成が可能です。また3値出力機能、ゲンロック機能も内蔵しておりますのでそのまま製品化が可能です。その他パラレルRS422、LVTTLコネクタ接続もFPGA接続されてますのでホストからのコントロールによる制御システムの構築も可能になります。

### 製品用途

分野：放送機器、医療機器、プレゼンテーション機器、各種画像機器

用途：画像保存時の名称合成

入力画像にタイムコード挿入

入力ビデオに対し特殊画像、文字、ロゴの合成

カラオケ装置への文字挿入

特定製品のメニュー画面表示

- 機能**
- ・ H D S D I 信号入出力 ( 入力 1 C H、アクティブスル 1 C H、出力分配 4 C H )
  - ・ 3 2 M b i t フラッシュメモリ 2 個内蔵
  - ・ 1 6 M b i t S R A M メモリ 3 個内蔵
  - ・ パラレル R S 4 2 2 搭載
  - ・ 3 値同期信号出力機能
  - ・ G E N \_ L O C K 機能

**仕様 ( 入力仕様、出力仕様、電源、外形寸法 )**

< 対応映像入出力 >

H D S D I ( 1 0 8 0 i 5 9 . 9 4 H z )    入力 1 系統 ( アクティブスルー出力 1 系統 )  
出力 4 系統 ( 分配 )

コントロール ( R S 4 2 2、L V T T L )

< 一般仕様 >

電 源 :                    ± 5 V  
動作温度 :                5 ~ 4 0  
動作湿度 :                9 0 % 以下  
外形寸法 :                1 8 0 m m × 1 7 5 m m

**販売・製造元**

**ビジュアルデザイン株式会社**

住所 : 2 5 2 - 0 1 0 4

神奈川県相模原市緑区向原 1 - 1 0 - 4 3 - 2 0 8

電話 : 0 4 2 - 7 8 5 - 3 3 2 0 ( 代 )

mail : info-v@visualdesign.co.jp

HP : <http://www.visualdesign.co.jp/>

以            上